

115 年度四技二專統一入學測驗考試大綱

適用考試群 (類)	考 科 名 稱
04 電機與電子群資電類	專業科目(二)－微處理機、數位邏輯設計、程式設計實習
大 綱	內 容
■科目別：微處理機 一、微處理機基本概念 (一)微處理機之發展與應用、方塊圖及基本結構 (二)微處理機指令之提取、解碼及執行 二、微處理機硬體架構 (一)微處理機之系統方塊圖 (二)匯流排 (三)記憶體及輸入/輸出裝置 (四)位址的擴展 三、微處理機軟體發展流程 (一)微處理機內部軟體之控制 (二)高階語言與低階語言之轉換 (三)微處理機軟體處理程序 四、資料串/並列傳輸 (一)資料輸入/輸出方法 (二)資料串列傳輸原理及標準介面 (三)通用序列匯流排介面原理 (四)資料並列傳輸原理 (五)並列顯示介面晶片 五、中斷 (一)中斷的認識 (二)中斷控制原理及優先次序 (三)中斷式資料傳輸原理 (四)常用中斷控制器晶片 六、記憶體資料存取 (一)資料存取之種類及原理，如：靜態記憶體、動態記憶體、差異比較等 (二)半導體記憶體資料存取之基本原理 (三)高容量資料儲存裝置資料存取之基本原理 (四)直接記憶體存取之基本原理 (五)常用直接記憶體存取控制晶片 七、多核心微處理機 (一)多核心微處理機的認識 (二)多核心微處理機應用實例 八、微電腦系統架構與應用 (一)微電腦系統架構 (二)微電腦系統應用	

適用考試群 (類)	考 科 名 稱
04 電機與電子群資電類	專業科目(二)—微處理機、數位邏輯設計、程式設計實習
大 綱	內 容
■科目別：數位邏輯設計 一、數位邏輯基本概念 (一) 數量表示法 (二) 數位系統及類比系統 (三) 邏輯準位及二進位表示法 (四) 數位積體電路及可程式邏輯裝置的認識 二、基本邏輯閘 (一) 反、或、及閘 (二) 反或、反及閘 (三) 互斥或、反互斥或閘 三、布林代數及第摩根定理 (一) 布林代數之特質、基本運算及基本定理 (二) 第摩根定理 (三) 邏輯閘互換 四、布林代數化簡 (一) 代數演算法 (二) 卡諾圖法 (三) 組合邏輯電路化簡 五、數字系統 (一) 十、八、十六進位表示法 (二) 數字表示法之互換 (三) 補數 (四) 二進碼十進數及字元編碼 六、組合邏輯電路設計及應用 (一) 組合邏輯電路設計步驟 (二) 加法器及減法器 (三) 二進碼十進數加法器 (四) 解碼器及編碼器 (五) 多工器及解多工器 (六) 比較器 (七) 應用實例的認識 七、正反器 (一) RS 門鎖器及防彈跳電路 (二) RS、JK、D 型正反器 (三) 激勵表及正反器之互換 八、循序邏輯電路設計及應用 (一) 時鐘脈波產生器 (二) 非同步計數器	

適用考試群 (類)	考 科 名 稱
04 電機與電子群資電類	專業科目(二)—微處理機、數位邏輯設計、程式設計實習
大 綱	內 容
	(三) 移位暫存器 (四) 狀態圖及狀態表的認識 (五) 同步計數器 (六) 應用實例的認識 ■科目別：程式設計實習 一、工場安全衛生及程式應用 (一) 實習工場設施環境及機具設備的認識 (二) 工業安全及衛生、消防安全的認識 (三) 程式應用的認識 二、程式架構的認識與實作 (一) 應用實例的解析 (二) 語言架構及專案架構 (三) 開發環境介面 (四) 專案除錯 三、變數與常數 (一) 程式架構及演算法的認識 (二) 基本輸入/輸出函式 (三) 變數和常數宣告與應用 四、資料型態 (一) 資料型態 (二) 資料型態轉換 (三) 資料型態應用實例 五、運算式及運算子 (一) 運算式 (二) 運算子 (三) 運算式與運算子應用實例 六、流程指令及迴圈 (一) 流程指令 (二) 迴圈指令 (三) 流程指令與迴圈應用實例 七、陣列及指標 (一) 陣列 (二) 指標 (三) 陣列與指標應用實例 八、公用函式及函式 (一) 公用函式 (二) 函式 (三) 函式應用實例

適用考試群（類）		考 科 名 稱
04 電機與電子群資電類		專業科目(二)—微處理機、數位邏輯設計、程式設計實習
大 綱 內 容		
九、結構及類別 (一) 結構 (二) 類別 (三) 物件導向程式設計實例		
備註	1. 表列考試大綱為考試命題範圍之例示，惟實際試題並不完全以此為限，仍可命擬相關之綜合性試題。 2. 試題測驗目標參考課程綱要之學習表現內涵。	